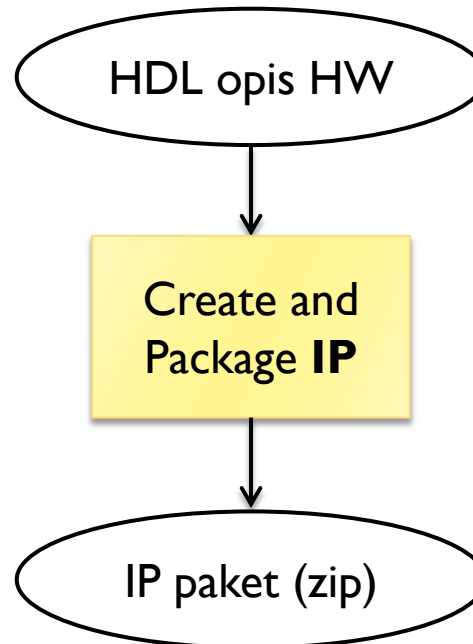


DIVS 2015, 2. vaja - povzetek

Digitalna integrirana vezja in sistemi

Izdelava komponente IP

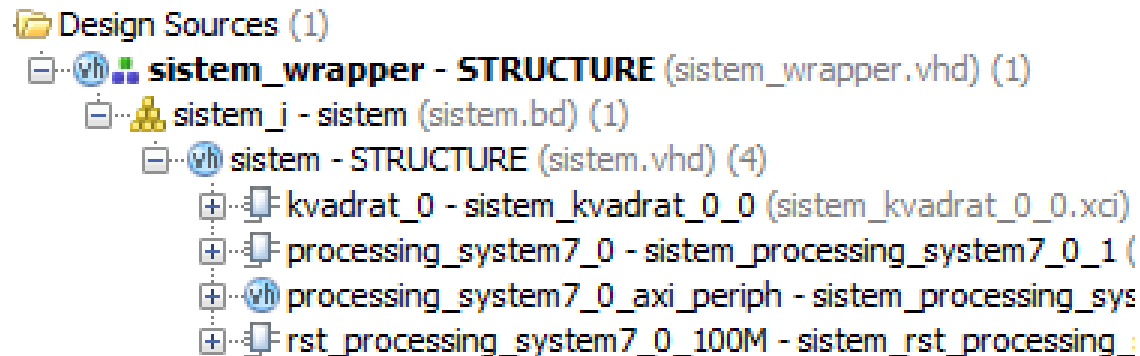
- ▶ Komponenta intelektualne lastnine (**IP core**) je logični blok, ki je del integriranega vezja in je narejen za večkratno uporabo.
 - ▶ Soft IP je prenosljiv v različne tehnologije in metode načrtovanja.
- ▶ Izdelava IP v orodju Vivado:



component.xml: identifikacija komponente IP, priključki, vmesniki, naslovni prostor, izvirne datoteke

Izdelava blokovnega diagrama

- ▶ Načrtovanje sistema v Vivado IP integratorju:
 - ▶ naredimo **Blokovni** diagram
 - ▶ dodamo IP komponente (**Add IP**)
 - ▶ avtomatska nastavitve komponent (**Run Block Automation**)
 - ▶ avtomatsko povezovanje (**Run Connection Automation**)
 - ▶ preverjanje (**Validate Design**)
 - ▶ izdelava ovoja (**Create HDL Wrapper**)



– Xilinx core instance,
nastavitve IP komponent