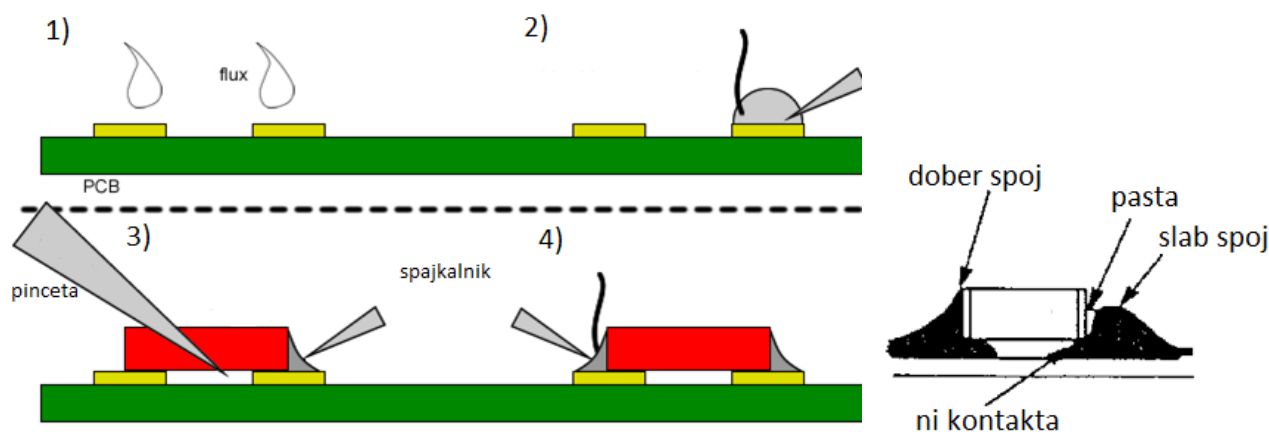


## Spajkanje vhodno-izhodnega vmesnika

Na tiskano vezje vmesnika bomo z ročnim spajkanjem namestili elektronske komponente. Začni z najmanjšimi komponentami vrste SM (Surface Mounted) na spodnji strani vezja (CPLD, tranzistorji, upori), nadaljuj z SM na zgornji strani, nazadnje pa namesti še velike komponente TH (Through Hole), ki se pritrdijo prek lukenj. Seznam komponent na vezju:

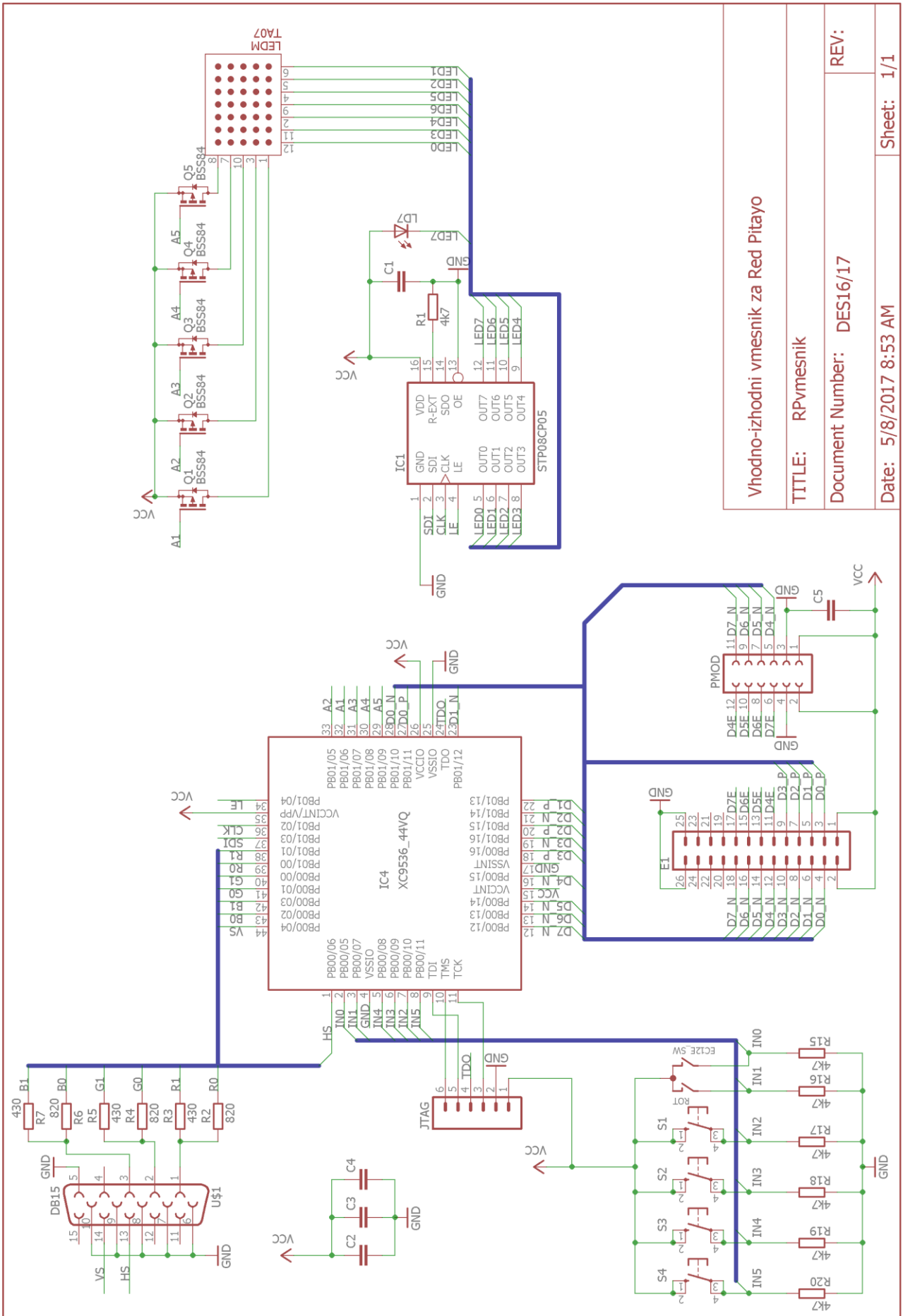
komponenta	vrednost/opis	oznaka	Farnell koda
XC9536_44VQ	Xilinx CPLD	IC4	1193227
STP08CP05	LED driver	IC1	2460704
BSS84	P-MOS	Q1, Q2, Q3, Q4, Q5	1094997
C-EUC0805	100 nF	C1, C2, C3, C4, C5	
R-EU_R0805	4k7	R1, R15, R16, R17, R18, R19, R20	
R-EU_R0805	820 Ohm	R2, R4, R6	
R-EU_R0805	430 Ohm	R3, R5, R7	
LEDCHIP-LED0805	LED SMD	LD7	
TA07	5x7 LED	LEDM	2080064
10-XX	OMRON SWITCH	S1, S2, S3, S4	176432
ML26	Conn, 2x13 PIN, header	E1	1929193
FE06-2W3	Conn, 2x6 pin, receptacle	PMOD	1668355
DB15	VGA right angle through-hole female	U\$1	1777398
EC12E_SW	ALPS rotary Encoder EC12E	ROT	2065049

Spajkanje površinsko montiranih (SM) komponent:



Za spajkanje TH: <https://learn.sparkfun.com/tutorials/how-to-solder-through-hole-soldering>

**Dodatna naloga:** Naredi datoteko **vmes.ucf** z opisom signalov na priključkih vezja CPLD. Primer signal IN0, ki se nahaja na priključku P2 zapišemo: NET "in0" LOC = "P2";



Vhodno-izhodni vmesnik za Red Pitayo

TITLE: Rpvmesnik

Document Number: DES16/17

REV:

Date: 5/8/2017 8:53 AM

Sheet: 1/1